PATENT ABSTRACTS OF JAPAN

(11) Publication number: 08331514 A

(43) Date of publication of application: 13.12.96

(51) Int. CI

H04N 5/93 H04N 5/783 H04N 5/92 H04N 7/32

(21) Application number: 07132488

(71) Applicant:

NEC CORP

(22) Date of filing: 31.05.95

(72) Inventor:

TANAKA NOBUYUKI

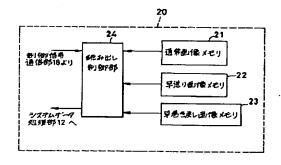
(54) FAST FEED REPRODUCING DEVICE FOR DYNAMIC IMAGE

(57) Abstract:

PURPOSE: To provide a fast feeding reproducing device for a dynamic image not requiring excess data decoding or frame selection processing in response to a reproduction speed.

CONSTITUTION: This reproducing device is provided with a usual image memory 21 storing a usual image formed by consecutive frame groups each consisting of an independent frame and a prescribed number of dependent frames succeeding to the independent frame, a fast feed image memory 22 storing the independent frames only arranged in time series among the consecutive frame groups, a fast rewinding image memory 23 storing the independent frames arranged in reverse time series, and when an instruction of fast feed is received from a terminal equipment section, data are read from the fast feed image memory 22 and when a command of fast rewinding is received from the terminal equipment section, data are read from the fast rewinding image memory 23 and the video image is displayed respectively by the terminal equipment section to obtain the fast feeding or fast rewinding image.

COPYRIGHT: (C)1996,JPO



(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-331514

(43)公開日 平成8年(1996)12月13日

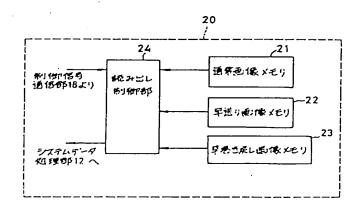
(51) Int.Cl. 6		識別記号	庁内整理番号	FΙ		技術表示箇所		
H 0 4 N	5/93			H04N	5/93		Z	
	5/783			•	5/783	J		
	5/92				5/92		Н	
	7/32				7/137	Z		
	•			審査部	球 有	請求項の数4	OL	(全 7 頁)
(21)出願番号		特願平7-132488		(71) 出額人 000004237				
					日本電	気株式会社		
(22)出願日		平成7年(1995) 5月31日			東京都	港区芝五丁目7都	番1号	
				(72)発明者	田中	信行		
						港区芝五丁目7名	≨1号	日本電気株
					式会社			
				(74)代理人		▲柳▼川 信		
			•		,,			
-								

(54) 【発明の名称】 動画像の早送り再生装置

(57) 【要約】

【目的】 余分なデータの復号化や再生速度に応じてのフレーム選択処理を行う必要のない動画像の早送り再生 装置の提供。

【構成】 1つの独立フレームと、これに続く一定数の非独立フレームとからなるフレーム群の連続で形成した 通常画像を記憶する通常画像メモリ21と、これらのフレーム群の連続から独立フレームのみを時系列に配列して記憶する早送り画像メモリ22と、この独立フレームを逆時系列に配列して記憶する早巻き戻し画像メモリ23と、端末部1から早送りの指示を受けた場合は早送り画像メモリ22からデークを読み出し、早巻き戻しの指示を受けた場合は早巻き戻し画像メモリ23からデークを読み出し、夫々端末部1に映像表示させることにより、早送りおよび早巻き戻し画像が得られる。



20

Ţ.,

【特許請求の範囲】

【請求項1】 フレーム内符号化方式により符号化された独立フレームとフレーム間符号化方式により符号化された非独立フレームとからなる動画像の早送り再生装置であって、少なくとも1つの独立フレームと、それに続く一定数の非独立フレームとからなるフレーム群の連続で形成した通常再生用の動画像データと、前記フレーム群から独立フレームのみを取り出し時系列に配列して形成した早送り用の動画像データと、前記通常再生用および前記早送り用の動画像データを記憶する記憶手段と、この記憶手段から前記通常再生用または前記早送り用の動画像データを選択読み出しする読み出し制御手段とを含むことを特徴とする動画像の早送り再生装置。

【請求項2】 前記動画像の早送り再生装置は、さらに前記フレーム群から独立フレームのみを取り出し逆時系列に配列して形成した早巻き戻し用の動画像データを含み、前記記憶手段は前記早巻き戻し用の動画像データを記憶する機能を含み、かつ前記読み出し制御手段は前記記憶手段から前記通常再生用、前記早送り用または前記早巻き戻し用の動画像データのいずれか1つを選択読み出しする機能を含むことを特徴とする請求項1記載の動画像の早送り再生装置。

【請求項3】 前記読み出し制御手段は前記動画像データをフレームの配列順に読み出す機能を含むことを特徴とする請求項1または2記載の動画像の早送り再生装置。

【請求項4】 前記読み出し制御手段から読み出される動画像データを映像に変換して表示する映像変換手段を含むことを特徴とする請求項1~3いずれかに記載の動画像の早送り再生装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は動画像の早送り再生装置に関し、特に符号化し圧縮した動画像データを復号して 早送り再生する動画像の早送り再生装置に関する。

[0002]

【従来の技術】動画像信号を符号化し圧縮したデータを 復号して早送り再生する動画像の早送り再生装置は知ら れている。

【0003】従来、画像の符号化方式として、フレーム 40 内符号化方式とフレーム間符号化方式の2つの方式が知られている。フレーム内符号化方式は独立して1フレーム分の信号を符号化するものであるのに対し、フレーム間符号化方式は、前フレームの信号から符号化しようとするフレームの信号を予測して誤差のみを符号化するものである。

【0004】特に、動画においては連続するフレームの画像データが似ているため、相関関係が非常に強く、フレーム間符号化方式がデータの圧縮には効果的である。

【0005】しかし、このフレーム問符号化方式は、連 50

続したフレームの中から、ある特定の1フレームを復号 しようとした場合、過去のすべてのデータが必要となっ てしまう。

【0006】この欠点を解消するため、(1)特開平2-192378号公報および(2)特開平2-2858 16号公報にMPEG方式の予測符号化方式が開示されている。

【0007】これらの予測符号化方式では、予測符号化されたフレームの中に任意の間隔で独立に符号化した独立フレームが挿入されており、予測符号化は前後の独立フレームに基づいて行われる。

【0008】このMPEG方式では、各フレームは、Iピクチャー(独立フレーム)、PピクチャーおよびBピクチャー(非独立フレーム)から構成されている。ここで、Iピクチャーは独立フレームに相当するので、このピクチャーは独立して符号化される。一方、PピクチャーとBピクチャーは非独立フレームに相当するので独立して符号化することができない。このため、Pピクチャーは前のIピクチャーまたはPピクチャーに基づいて符号化され、Bピクチャーは前後のIピクチャーまたはPピクチャーに基づいて符号化される。

【0009】そして、早送り再生は、連続したフレームの中から一定間隔おきにIピクチャーのみ、Pピクチャーのみ、あるいはBピクチャーのみを取り出して再生することにより行っていた。

【0010】また、(3)特開平5-344494号公報に他のMPEG動画像の早送り再生方式が開示されている

【0011】この早送り再生方式では、一定間隔おきに 所定ピクチャーを取り出して再生するのではなく、一定 間隔の所定ピクチャーに近い [ピクチャー(独立フレーム)を遊択し、その [ピクチャーのみを取り出して再生 していた。

[0012]

【発明が解決しようとする課題】しかし、先行技術 (1) および (2) は、取り出すフレームが「ピクチャーであれば、そのフレームだけで復号化できるが、PピクチャーまたはBピクチャーであった場合は、復号化のために予測の際に利用した近接フレームも同時に復号化する必要が生じてしまう。

【0013】また、早送り再生の場合には、連続したフレームの中から早送りの速度倍率に応じて一定の間隔おきに表示すべきフレームを選択する必要が生じる。しかし、この選択すべきフレームの間隔と独立フレームの間隔とが一致するとは限らない。このため、MPEG方式における早送り再生の際には、常に表示すべきフレームのピクチャー数よりずっと多くのピクチャーを復号化し、その中から一定間隔おきのデータを選択して表示しなければならなかった。このため、処理が複雑となり多くの時間がかかるという欠点があった。

【0014】また、先行技術(3)では、Iピクチャー(独立フレーム)のみを取り出すため、先行技術

(1), (2)よりも処理の簡単化および処理時間の短縮化が図られているが、表示させたいフレームがPピクチャーおよびBピクチャー等の非独立フレームの場合は、その近くのIピクチャーを表示させるためにIピクチャーの選択処理を行う必要があり、またこの場合は等間隔の早送り再生にならないという欠点があった。

【0015】そこで本発明の目的は、余分なデータの復 号化や再生速度に応じてのフレーム選択処理を行う必要 10 のない動画像の早送り再生装置を提供することにある。 '【0016】

【課題を解決するための手段】前記課題を解決するために本発明は、フレーム内符号化方式により符号化された独立フレームとフレーム間符号化方式により符号化された非独立フレームとからなる動画像の早送り再生装置であって、少なくとも1つの独立フレームと、それに続く一定数の非独立フレームとからなるフレーム群の連続で形成した通常再生用の動画像データと、前記フレーム群から独立フレームのみを取り出し時系列に配列して形成 20 した早送り用の画像データと、前記通常再生用および前記早送り用の画像データを記憶する記憶手段と、この記憶手段から前記通常再生用または前記早送り用の動画像データを選択読み出しする読み出し制御手段とを含むことを特徴とする。

[0017]

【作用】1つの独立フレームと、それに続く一定数の非独立フレームとからなるフレーム群の連続で通常再生用動画像フレームを形成し、このフレームから独立フレームのみを取り出しこれを時系列に配列した早送り用デー 30 夕を記憶手段に記憶させる。そして、早送り再生を行う場合はこの記憶手段より早送り用データを読み出し、通常の動画像再生装置で再生する。

[0018]

【実施例】以下、本発明の実施例について添付図面を参照しながら説明する。図1は本発明に係る動画像の早送り再生装置の一実施例の構成図である。この動画像の早送り再生装置はマルチメディア通信に用いられる装置で、ユーザにより再生モードが選択され、その選択に応じたモードで動画像の再生が行われる端末部1と、この 40端末部1からの指示により所定の動画像を端末1に転送するマルチメディア通信サーバ部(以下、サーバ部という。)20とからなる。

【0019】また、端末部1は、ユーザの指示に従ってプログラムを実行するホストCPU2と、ホストCPU2からの指示に従って所定の再生モードの動画像デークをサーバ部20に転送させるため、サーバ部20に制御信号を送信する制御信号送信部3と、サーバ部20から転送されたデークをヘッグ一部(クイムコード)、画像、音声等に分別するシステムデーク処理部4と、シス 50

テムデータ処理部4から出力される画像データを格納する画像データ格納部5と、画像データ格納部5に格納された画像データを復号化するデコード部6と、デコード部6で復号化された画像データをNTSC信号に変換するNTSCエンコーダ7と、NTSCエンコーダ7でNTSC信号に変換された画像データを表示する映像表示部8と、ホストCPU2、制御信号送信部3、システムデータ処理部4およびデコード部6間に接続されたCPUバス9とからなる。

【0020】次に、サーバ部の構成について説明する。図2はサーバ部の一実施例の構成図である。サーバ部20は、通常再生用の動画像データを記憶する通常画像メモリ21と、早送り用動画像データを記憶する早送り画像メモリ22と、早巻き戻し用動画像を記憶する早巻き戻し画像メモリ23と、制御信号通信部3からの制御信号に従ってこれら3個のメモリ21~23のいずれか1個から所定の動画像データを読み出しシステムデータ処理部4に転送する読み出し制御部24とからなる。

【0021】なお、図示しないがこれら3個のメモリ21~23を読み書き可能メモリ(RAM等)で構成し、これらのメモリ21~23に所定の動画像データを書き込む公知の書き込み制御部をさらにこのサーバ部20に備えることにより、最新の動画像データの早送り再生等が可能となる。

【0022】次に、動画像データのデータ構造について 説明する。図3は動画像データのデータ構造を示す模式 説明図である。

【0023】GOP1は、1フレーム群を示し、先頭の Iピクチャー100(独立フレーム)と、それから予測 符号化されたPピクチャーP03、P06、P09、P 0CおよびBピクチャーB01、B02、B04、B0 5、B07、B08、B0A、B0B、B0D、B0E の計15個のピクチャーで構成される。ここで、GOP 1のピクチャー数は一般的な数値として15としている が任意の数でよい。また、I、Pピクチャーの周期は3 としてあるがこれも任意の数でよい。

【0024】この1フレーム群を連続させたもの(GOP1, GOP2, …GOPN; Nは2以上の正の整数)で通常再生用の動画像デークが構成される。

【0025】ここに、GOPはGroup of Picturesの略であり、GOPは何枚かの画像デークを一まとまりにしたデーク構造を意味し、「ピクチャーはフレーム内符号化画像を、Pピクチャーはフレーム間 順方向予測符号化画像を、Bピクチャーはフレーム間双方向予測符号化画像を失々意味する。

【0026】また、早送り用の動画像データはGOP1 ~GOPNのデータ内の「ピクチャー (独立フレーム) 100、 110、 … 1 N 0 を時系列に連続して配列したものである。

【0027】そして、早巻き戻し用の動画像データは早

送り用の動画像データを逆に INO, …, I1O, IO 0の順に配列したものである。

【0028】次に、動画像の早送り再生装置の動作につ いて説明する。

【0029】まず、早送り再生表示の動作について説明 する。図4は早送り再生表示の動作タイミングを示す模 式説明図である。同図は左から順にサーバ部20、端末 部1、画像データ格納部5および映像表示部8の動作タ イミングを示し、同図の上方から下方に時間が進行する ことを示している。また、適所に記したS11~S16 は各動作ステップを示す。また、G1~G5はフレーム [†]群GOP1~5、すなわち通常再生用の動画像データを 示し、12~14は1ピクテャー120~140、すな わち早送り用の動画像データを示す。

【0030】いま、通常再生中にユーザより早送り再生 が選択されると、端末部1のホストCPU2が制御信号 通信部3を介してサーバ部20に早送り用の制御信号を 送り(S11)、ホストCPU2はその直後にデコード 部6に一時停止の指示を出し、映像表示部8での表示を 一時停止させる。また、これとほぼ同時に画像データ格 20 納部5のデータG2を破棄する(S12)。G2の斜線 部が破棄されたデータを示し、斜線部に隣接するG2は 破棄される直前のデータを示す。

【0031】次に、制御信号通信部3より制御信号を受 けたサーバ部20は、転送データをGOPデータから早 送り用データに切り換え、端末部1に転送する。この 時、サーバ部20内では読み出し制御部24が、早送り 用のデータを時系列(古い順)に、すなわち、G2に対 応する [ピクチャー [2を先頭として、[3, [4の順 にシステムデータ処理部4に転送している。

【0032】また、ホストCPU2は、システムデータ 処理部4にて早送り用のデータが送られてきたことを確 認し、一時停止を解除し、早送り用データを通常再生と 同じ処理をして映像表示部8に表示する(S13)。

【0033】また、早送り再生の解除は、ユーザにより 通常再生が選択されるとホストCPU2が制御信号通信 部3を介して、サーバ部20に早送り再生解除信号を送 り(S14)、ホストCPU2は、その後、デコード部 6に表示を一時停止させ、画像デーク格納部5のデーク Ⅰ4を破棄する(S15)。

【0034】次に、サーバ部20は、転送デークを早送 りデークから現在表示中のフレームに匹敵するGOPデ ーク、すなわち、1ピクチャー14に対するG4に変更 し端末部1に転送する。そして、ホストCPU2は、シ ステムデータ処理部4にて通常再生用のデータが送られ てきたことを確認し、一時停止を解除した後、映像表示 部に再び通常再生用の映像を表示させる(S16)。そ して、G4に次いでG5、…の順に通常再生用の映像が

Iピクチャー I 2 を先頭として早送りが開始され、一時 停止した 14 に対応する G4 を先頭として通常再生が開 始されるため、通常再生から早送り再生へのつなぎ、お よび早送り再生から通常再生へのつなぎを視覚的に違和 感なく行うことができる。

【0036】次に、早巻き戻し再生表示の動作について 説明する。図5は早巻き戻し再生表示の動作タイミング を示す模式説明図である。なお、同図中の表示G、1、 S等の意味は図4と同様なため説明を省略する。

【0037】いま、通常再生中にユーザより早巻き戻し 再生が選択されると、端末部1のホストCPU2が制御 信号通信部3を介してサーバ部20に早巻き戻し用の制 御信号を送り(S21)、ホストCPU2はその直後に デコード部6に一時停止の指示を出し、映像表示部8で の表示を一時停止させる。また、これとほぼ同時に画像 データ格納部5のデータG7を破棄する(S22)。G 7の斜線部が破棄されたデータを示し、斜線部に隣接す るG7は破棄される直前のデータを示す。

【0038】次に、制御信号通信部3より制御信号を受 けたサーバ部20は、転送データをGOPデータから早 巻き戻し用データに切り換え、端末部1に転送する。こ の時、サーバ部20内では読み出し制御部24が、早巻 き戻し用のデータを逆時系列(新しい順)に、すなわ ち、G7より1つ前のGOPデータG6に対応する1ピ クチャー 16を先頭として、15、14の順にシステム データ処理部4に転送している。

【0039】また、ホストCPU2は、システムデータ 処理部4にて早巻き戻し用のデータが送られてきたこと を確認し、一時停止を解除し、早巻き戻し用データを通 常再生と同じ処理をして映像表示部8に表示する(S2 3) .

【0040】また、早巻き戻しの解除は、ユーザにより 通常再生が選択されるとホストCPU2が制御信号通信 部3を介して、サーバ部20に早巻き戻し解除信号を送 り(S24)、ホストCPU2は、その後、デコード部 6に表示を一時停止させ、画像データ格納部5のデータ 14を破棄する(S25)。

【0041】次に、サーバ部20は、転送データを早巻 き戻しデータからS22で破棄されたG7の1つ前のG 40 OPデークG6に変更して端末部1に転送する。そし て、ホストCPU2は、システムデーク処理部4にて通 常再生用のデークが送られてきたことを確認し、一時停 止を解除した後、映像表示部に再び通常再生用の映像を 表示させる(S26)。そして、G6に次いでG7、… の順に通常再生用の映像が表示される。

【0042】このように、一時停止したG7の1つ前の G6に対応する1ピクチャー16を先頭として早巻き原 しが開始され、早巻き戻しから通常再生への切り換えは 早巻き戻し開始直前のGGから行われるため、通常再生 【0035】このように、一時停止したG2に対応する 50 から早巻き戻し再生へのつなぎ、および早巻き戻し再生

30

Ţ.,

7

から通常再生へのつなぎを視覚的に違和感なく行うこと . ができる。

【0043】なお、本実施例ではGOPのピクテャー数を15枚一組で構成したが、この枚数を減らすことにより早送りまたは早巻き戻し速度を下げることができ、これとは逆にGOPの枚数を増やすことにより早送りまたは早巻き戻し速度を上げることができる。

[0044]

【発明の効果】本発明によれば、少なくとも1つの独立フレームと、それに続く一定数の非独立フレームとからなるフレーム群の連続で形成した通常再生用の動画像データと、前記フレーム群から独立フレームのみを取り出し時系列に配列して形成した早送り用の動画像データと、これらの両データを記憶する記憶手段と、この記憶手段からいずれか一方のデータを読み出す読み出し制御手段とを設けたため、早送りする場合は記憶手段から早送り用の動画像データを読み出し、その読み出したデータをそのまま通常再生用の装置で処理することにより早送り再生を行うことができる。また、等間隔の早送り再生を容易に行うことができる。

【0045】したがって、余分なデータの復号化や再生速度に応じてフレーム選択処理を行う必要がなくなるため、回路規模の縮小化および再生画像の鮮明化を図ることができる。

【図面の簡単な説明】

【図1】本発明に係る動画像の早送り再生装置の一実施 例の構成図である。

8

【図2】同早送り再生装置のサーバ部の一実施例の構成 図である。

【図3】同早送り再生装置の動画像データのデータ構造 を示す模式説明図である。

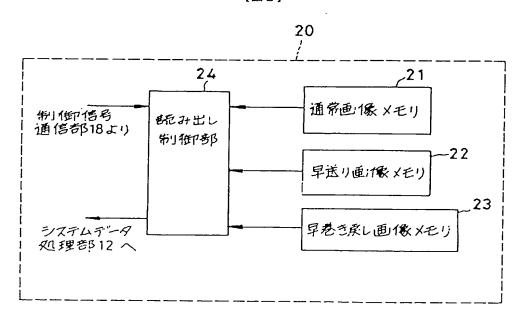
【図4】同早送り再生装置の早送り再生表示の動作タイ ミングを示す模式説明図である。

10 【図5】同早送り再生装置の早巻き戻し再生表示の動作 タイミングを示す模式説明図である。

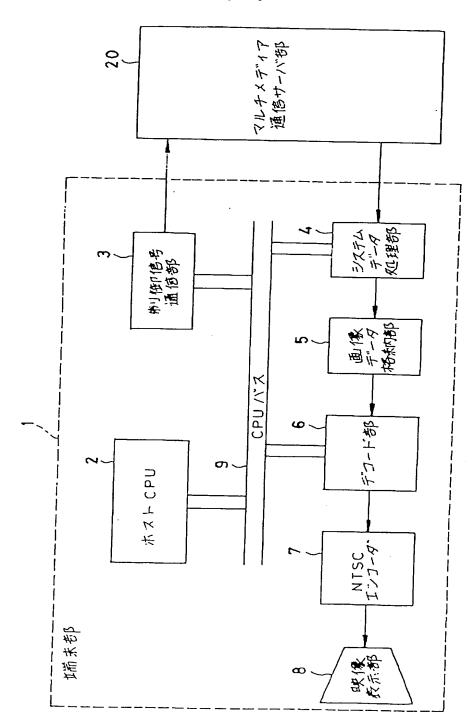
【符号の説明】

- 1 端末部
- 2 ホストCPU
- 3 制御信号送信部
- 4 システムデータ処理部
- 6 デコード部
- 7 NTSCエンコーダ
- 8 映像表示部
- 20 20 マルチメディア通信サーバ部
 - 21 通常画像メモリ
 - 22 早送り画像メモリ
 - 23 早巻き戻し画像メモリ
 - 24 読み出し制御部

[図2]







[図3]

(図5)

